

Студијски програм: ЕЛЕКТРОТЕХНИКА И РАЧУНАРСТВО			
Назив предмета: ПРОЈЕКТОВАЊЕ ДИГИТАЛНИХ СИСТЕМА			
Наставник: др Дејан К. Вељковић, професор			
Статус предмета: Изборни			
Број ЕСПБ: 6			
Услов: нема услова			
Циљ предмета			
Овладавање техникама пројектовања дигиталних система на програмском нивоу.			
Исход предмета			
Практично знање из области моделовања, пројектовања и формалног описа дигиталних система.			
Садржај предмета:			
<i>Теоријска настава</i>			
Формално Описивање Хардвера. Основе VHDL Програмског језика за Опис Хардвера. Методологија VHDL Дизајна. Основна Концепција VHDL-а. Структурална Спецификација Хардвера. Дизајн Организације и Параметризације. Алати за Опис Вишег Нивоа. Опис Протока Података. Опис Понашања Хардверског Система. CPU Моделовање Дискретног Дизајна. Моделовање Интерфејса.			
<i>Практична настава</i>			
Пројектовање дигиталних система и програмски задаци. Предвиђено је више вежби на рачунару.			
Литература:			
1. Ben Cohen “ <i>VHDL Coding Styles and Methodologies</i> ”, Kluwer Academic Publishers, Second Edition, 2006.			
2. Mark Zwolinski: “ <i>Digital System Design with VHDL</i> ”, Prentice Hall; Second Edition, 2003.			
3. Peter J. Ashenden: “ <i>The Designer's Guide to VHDL (Systems on Silicon)</i> ”, Morgan Kaufmann, Second Edition 2002.			
4. Blaine Readler: “ <i>Vhdl By Example</i> “, Full Arc Press, 2014.			
Број часова активне наставе: 4	Теоријска настава: 2	Практична настава: 2	
Методe извођења наставе:			
Предавања и вежбе се обављају класично, или уз помоћ видеообим презентација. Више вежби се обавља на рачунару.			
Оцена знања (максимални број поена 100)			
Предиспитне обавезе	Поена (мин.30):50	Завршни испит	Поена (макс.70):50
Присуство на настави	10	писмени испит	50
колоквијум	40		